

東芝 CMOS デジタル集積回路 シリコン モノリシック

TC74LCX14F, TC74LCX14FT

Low Voltage Hex Schmitt Inverter with 5 V Tolerant Inputs and Outputs

TC74LCX14F、TC74LCX14FT は、低電圧 (3.3 V) 駆動の CMOS シュミットトリガインバータです。CMOS の特長である低消費電力で 3.3 V システムにおける高速動作が可能です。

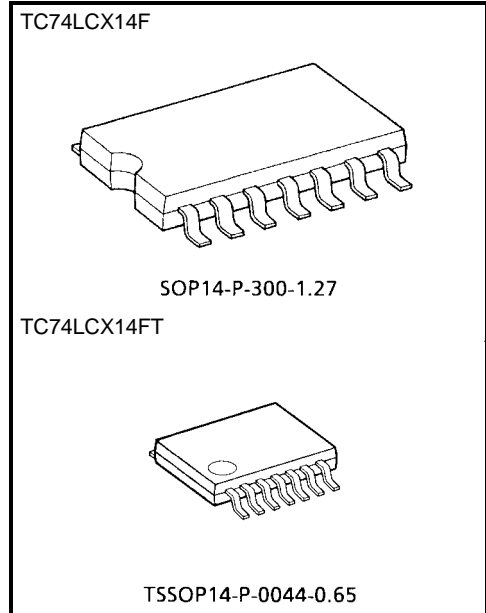
すべての入力端子および出力端子 (電源オフ時だけ) には 5.5 V の信号入力が許容されるため、3.3 V と 5 V との 2 電源を持つシステムでのインタフェースに適しています。

ピン接続、機能は TC74LCX04 と同じですが、すべての入力はヒステリシスを持っているため、ラインレシーバなどのゆるやかなスロープを持つ信号波形の整形に応用できます。

また、すべての入力には、静電破壊から素子を保護するための保護回路が付加されています。

特長

- 動作電源電圧 : $V_{CC} = 2.0 \sim 3.6 \text{ V}$
- 高速動作 : $t_{pd} = 6.5 \text{ ns}$ (最大) ($V_{CC} = 3.0 \sim 3.6 \text{ V}$)
- 出力電流 : $|I_{OH}|/I_{OL} = 24 \text{ mA}$ (最小) ($V_{CC} = 3.0 \text{ V}$)
- 高ラッチアップ耐量: $\pm 500 \text{ mA}$ 以上
- パッケージ : SOP (EIAJ TYPE-II)
TSSOP (EIAJ TYPE-I)
- 全入出力ともにパワーダウプロテクション機能あり
- 74 シリーズ (74AC/VHC/HC/F/ALS/LS etc.) の 14 タイプと同一ピン接続、同一ファンクション



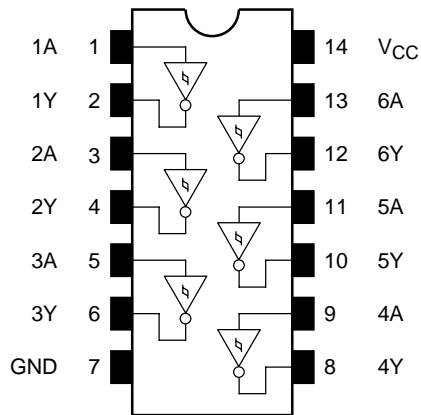
質量

- SOP14-P-300-1.27 : 0.18 g (標準)
TSSOP14-P-0044-0.65: 0.06 g (標準)

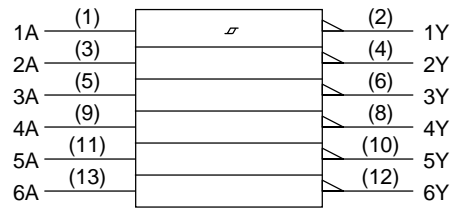
000629TBA1

- 当社は品質、信頼性の向上に努めておりますが、一般に半導体製品は誤作動したり故障することがあります。当社半導体製品をご使用いただく場合は、半導体製品の誤作動や故障により、生命・身体・財産が侵害されることのないように、購入者側の責任において、機器の安全設計を行うことをお願いします。
- なお、設計に際しては、最新の製品仕様をご確認の上、製品保証範囲内でご使用いただくと共に、考慮されるべき注意事項や条件について「東芝半導体製品の取り扱い上のご注意とお願い」、「半導体信頼性ハンドブック」などでご確認ください。
- 本資料に掲載されている製品は、一般的電子機器 (コンピュータ、パーソナル機器、事務機器、計測機器、産業用ロボット、家電機器など) に使用されることを意図しています。特別に高い品質・信頼性が要求され、その故障や誤作動が直接人命を脅かしたり人体に危害を及ぼす恐れのある機器 (原子力制御機器、航空宇宙機器、輸送機器、交通信号機器、燃焼制御、医療機器、各種安全装置など) にこれらの製品を使用すること (以下「特定用途」という) は意図もされていませんし、また保証もされていません。本資料に掲載されている製品を当該特定用途に使用することは、お客様の責任でなされることとなります。
- 本資料に掲載されている製品は、外国為替および外国貿易法により、輸出または海外への提供が規制されているものです。
- 本資料に掲載されている技術情報は、製品の代表的動作・応用を説明するためのもので、その使用に際して当社および第三者の知的財産権その他の権利に対する保証または実施権の許諾を行うものではありません。
- 本資料の掲載内容は、技術の進歩などにより予告なしに変更されることがあります。

ピン接続図 (top view)



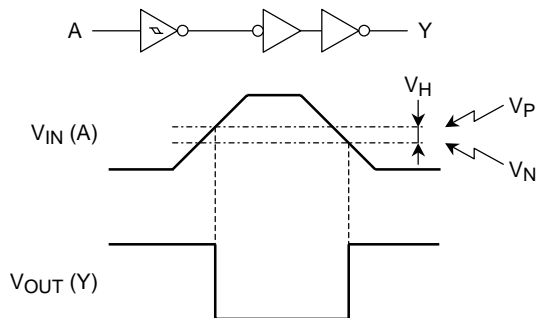
論理図



真理値表

Inputs	Outputs
A	Y
L	H
H	L

システム図・波形



最大定格

項目	記号	定格	単位
電源電圧	V_{CC}	-0.5~7.0	V
入力電圧	V_{IN}	-0.5~7.0	V
出力電圧	V_{OUT}	-0.5~7.0 (注1)	V
		-0.5~ $V_{CC} + 0.5$ (注2)	
入力保護ダイオード電流	I_{IK}	-50	mA
出力寄生ダイオード電流	I_{OK}	±50 (注3)	mA
出力電流	I_{OUT}	±50	mA
許容損失	P_D	180	mW
電源 / GND 電流	I_{CC}/I_{GND}	±100	mA
保存温度	T_{stg}	-65~150	°C

注1: $V_{CC} = 0V$

注2: “H” または “L” 状態、 I_{OUT} の最大定格を超えないこと。

注3: $V_{OUT} < GND, V_{OUT} > V_{CC}$

推奨動作条件

項目	記号	定格	単位
電源電圧	V_{CC}	2.0~3.6	V
		1.5~3.6 (注4)	
入力電圧	V_{IN}	0~5.5	V
出力電圧	V_{OUT}	0~5.5 (注5)	V
		0~ V_{CC} (注6)	
出力電流	I_{OH}/I_{OL}	±24 (注7)	mA
		±12 (注8)	
動作温度	T_{opr}	-40~85	°C

注4: データ保持

注5: $V_{CC} = 0V$

注6: “H” または “L” 状態

注7: $V_{CC} = 3.0\sim 3.6V$

注8: $V_{CC} = 2.7\sim 3.0V$

電気的特性

DC 特性 (Ta = -40~85°C)

項目	記号	測定条件		最小	最大	単位		
			V _{CC} (V)					
しきい値電圧	“H” レベル	V _P	—	3.0	1.2	2.2	V	
	“L” レベル	V _N	—	3.0	0.6	1.5		
ヒステリシス電圧	V _H	—	—	3.0	0.4	1.2	V	
出力電圧	“H” レベル	V _{OH}	V _{IN} = V _{IL}	I _{OH} = -100 μA	2.7~3.6	V _{CC} - 0.2	—	V
				I _{OH} = -12 mA	2.7	2.2	—	
				I _{OH} = -18 mA	3.0	2.4	—	
				I _{OH} = -24 mA	3.0	2.2	—	
	“L” レベル	V _{OL}	V _{IN} = V _{IH}	I _{OL} = 100 μA	2.7~3.6	—	0.2	
				I _{OL} = 12 mA	2.7	—	0.4	
				I _{OL} = 16 mA	3.0	—	0.4	
				I _{OL} = 24 mA	3.0	—	0.55	
入力電流	I _{IN}	V _{IN} = 0~5.5 V	—	2.7~3.6	—	±5.0	μA	
電源オフリーク電流	I _{OFF}	V _{IN} /V _{OUT} = 5.5 V	—	0	—	10.0	μA	
静的消費電流	I _{CC}	V _{IN} = V _{CC} or GND	—	2.7~3.6	—	10.0	μA	
		V _{IN} = 3.6~5.5 V	—	2.7~3.6	—	±10.0		
	ΔI _{CC}	V _{IH} = V _{CC} - 0.6 V (1入力当たり)	—	2.7~3.6	—	500		

AC 特性 (Ta = -40~85°C)

項目	記号	測定条件		最小	最大	単位	
			V _{CC} (V)				
伝搬遅延時間	t _{pLH}	図 1, 図 2		2.7	—	7.5	ns
	t _{pHL}			3.3 ± 0.3	1.5	6.5	
出力ピン間スキュー	t _{osLH}	(注 9)		2.7	—	—	ns
	t _{osHL}			3.3 ± 0.3	—	1.0	

注 9: この項目は、設計的に保証される項目です。
 (t_{osLH} = |t_{pLHm} - t_{pLHn}|, t_{osHL} = |t_{pHLm} - t_{pHLn}|)

スイッチングノイズ特性 (Ta = 25°C, Input: t_r = t_f = 2.5 ns, C_L = 50 pF, R_L = 500 Ω)

項目	記号	測定条件		標準	単位
			V _{CC} (V)		
非動作出力最大ダイナミック V _{OL}	V _{OLP}	V _{IH} = 3.3 V, V _{IL} = 0 V	3.3	0.8	V
非動作出力最小ダイナミック V _{OL}	V _{OLV}	V _{IH} = 3.3 V, V _{IL} = 0 V	3.3	0.8	V

容量特性 (Ta = 25°C)

項目	記号	測定条件		標準	単位	
			V _{CC} (V)			
入力容量	C _{IN}	—	3.3	7	pF	
出力容量	C _{OUT}	—	0	8	pF	
等価内部容量	C _{PD}	f _{IN} = 10 MHz	(注 10)	3.3	25	pF

注 10: C_{PD} は、動作消費電流から算出した IC 内部の等価容量です。

無負荷時の平均動作消費電流は、次式から求められます。

$$I_{CC (opr)} = C_{PD} \cdot V_{CC} \cdot f_{IN} + I_{CC}/6 \text{ (ゲート当たり)}$$

AC 電気的特性測定回路

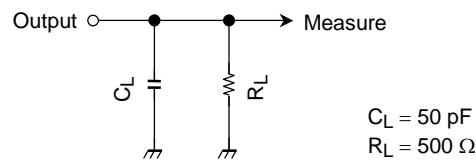


図 1

AC 電気的特性測定波形

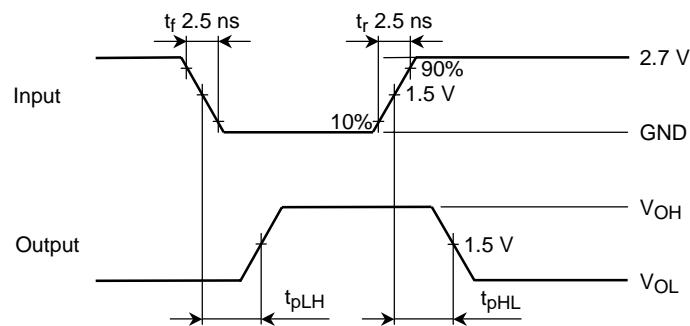
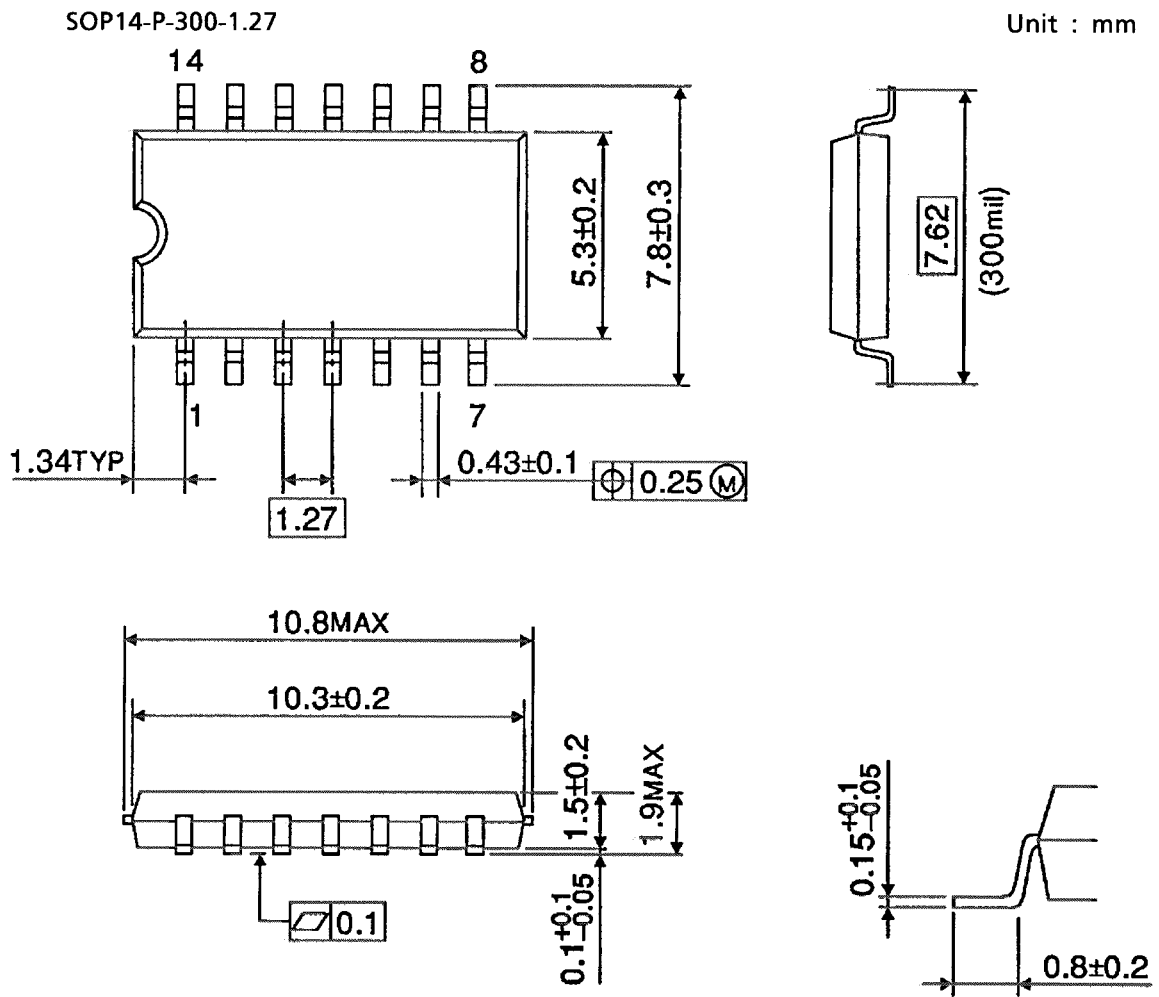


図 2 t_{pLH}, t_{pHL}

外形図

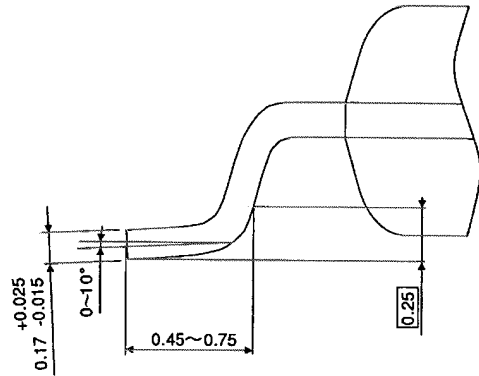
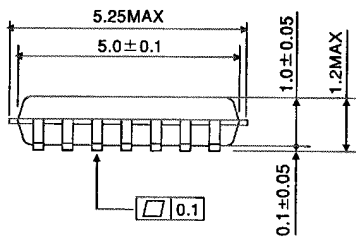
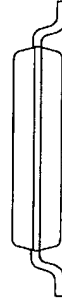
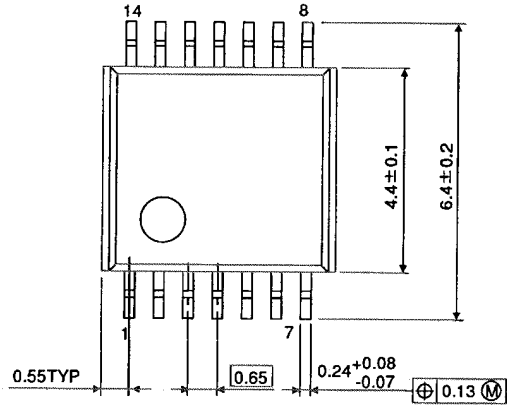


質量: 0.18 g (標準)

外形図

TSSOP14-P-0044-0.65

Unit : mm



質量: 0.06 g (標準)